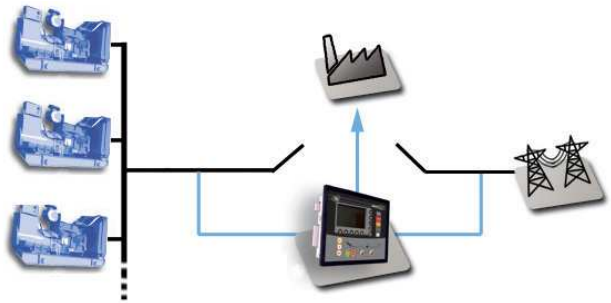


Revision	Modification	Date	Auteur	Controle	APPR.

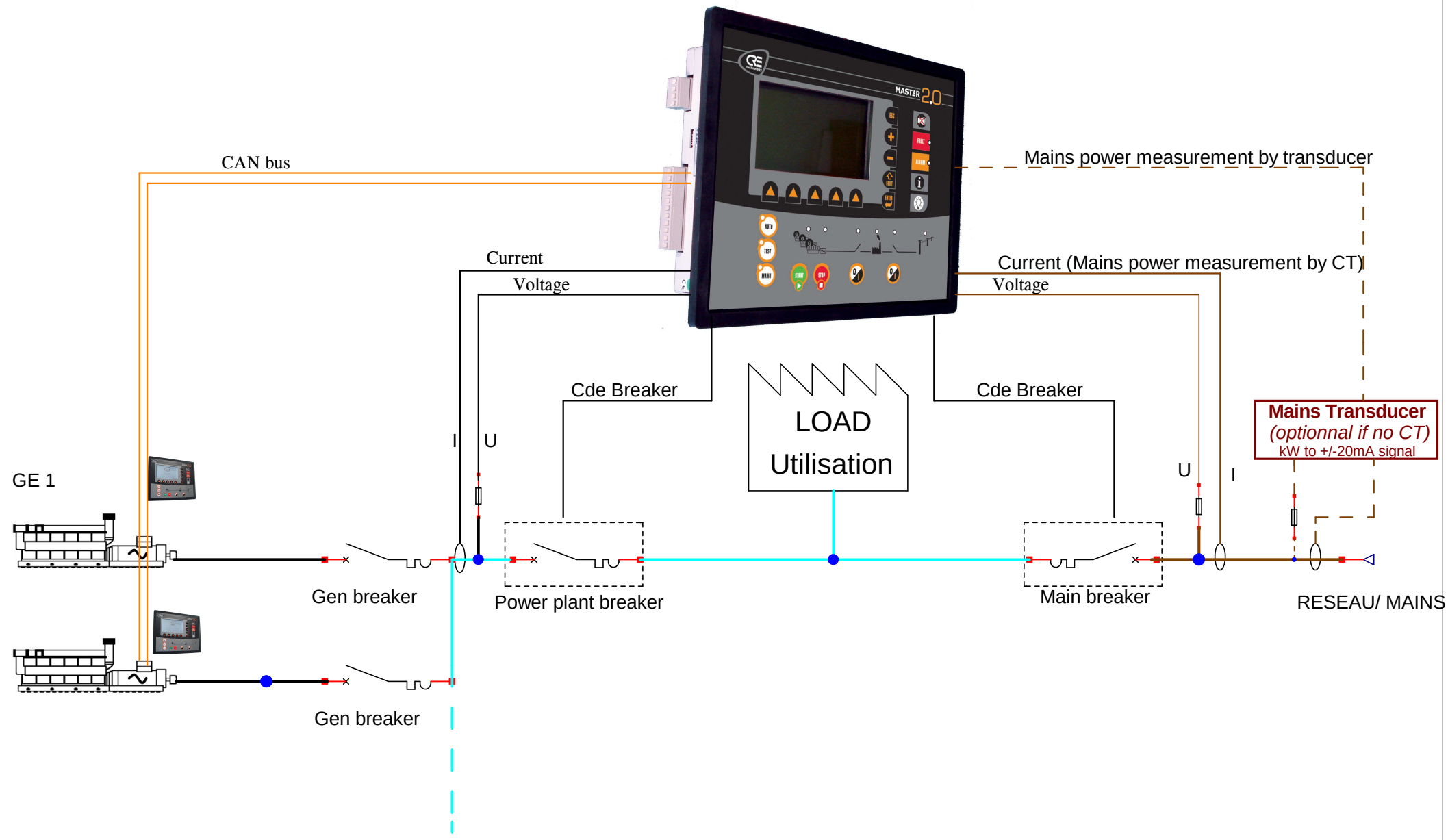
MASTER 2.0

WIRING DIAGRAM EXAMPLE
EXEMPLE DE SCHEMA DE CABLAGE

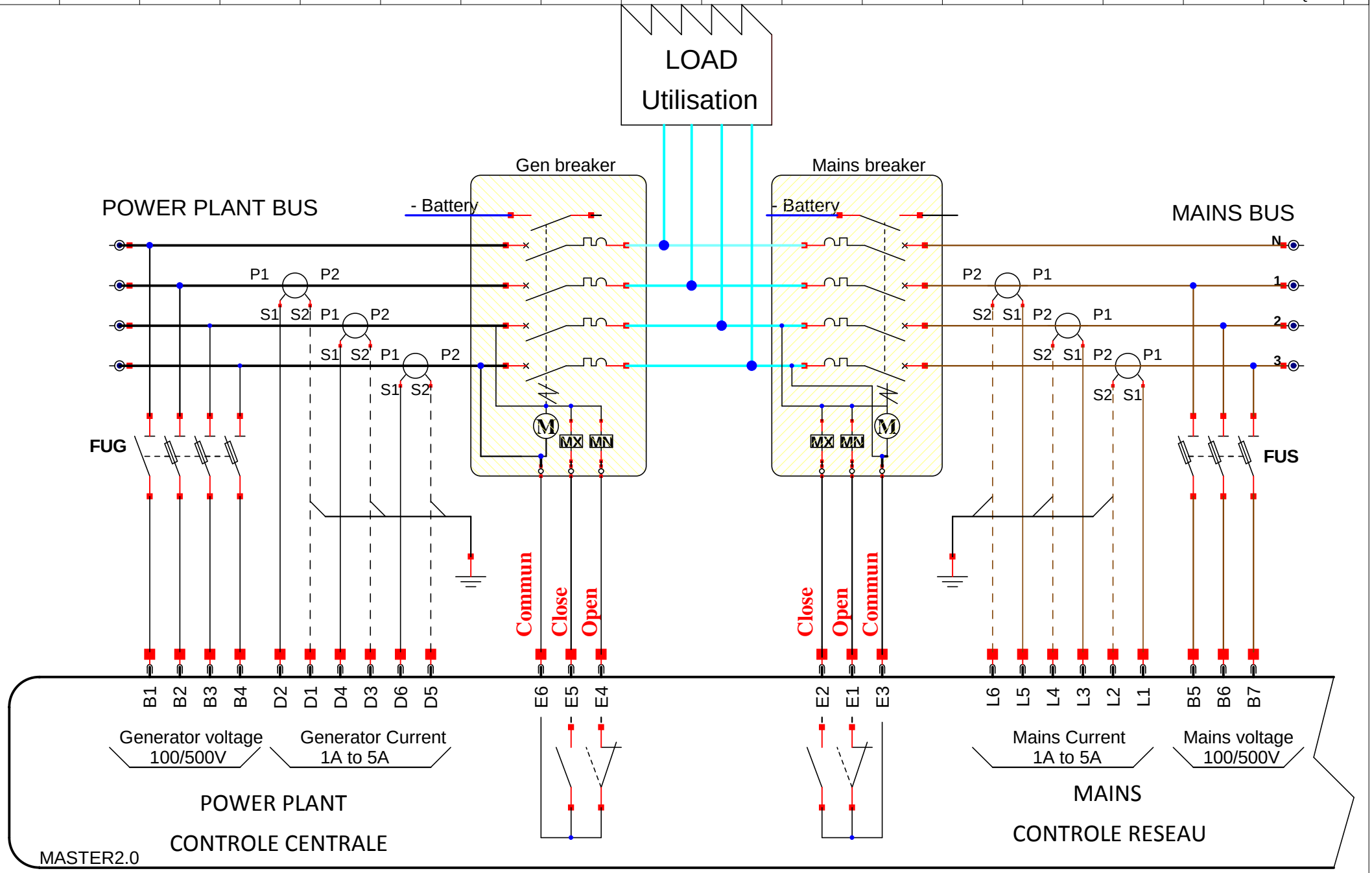
Website: www.cretechnology.com
Email: info@cretechnology.com
Technical support: +33 (0)4 92 38 86 86
Email: support@cretechnology.com
SKYPE: support-cretechnology.com

130, Allée Victor Naudin
Zone des Templiers
Sophia-Antipolis
06410 Biot - FRANCE
Phone: +33 (0)4 92 38 86 82
Fax: +33 (0)4 92 38 86 83

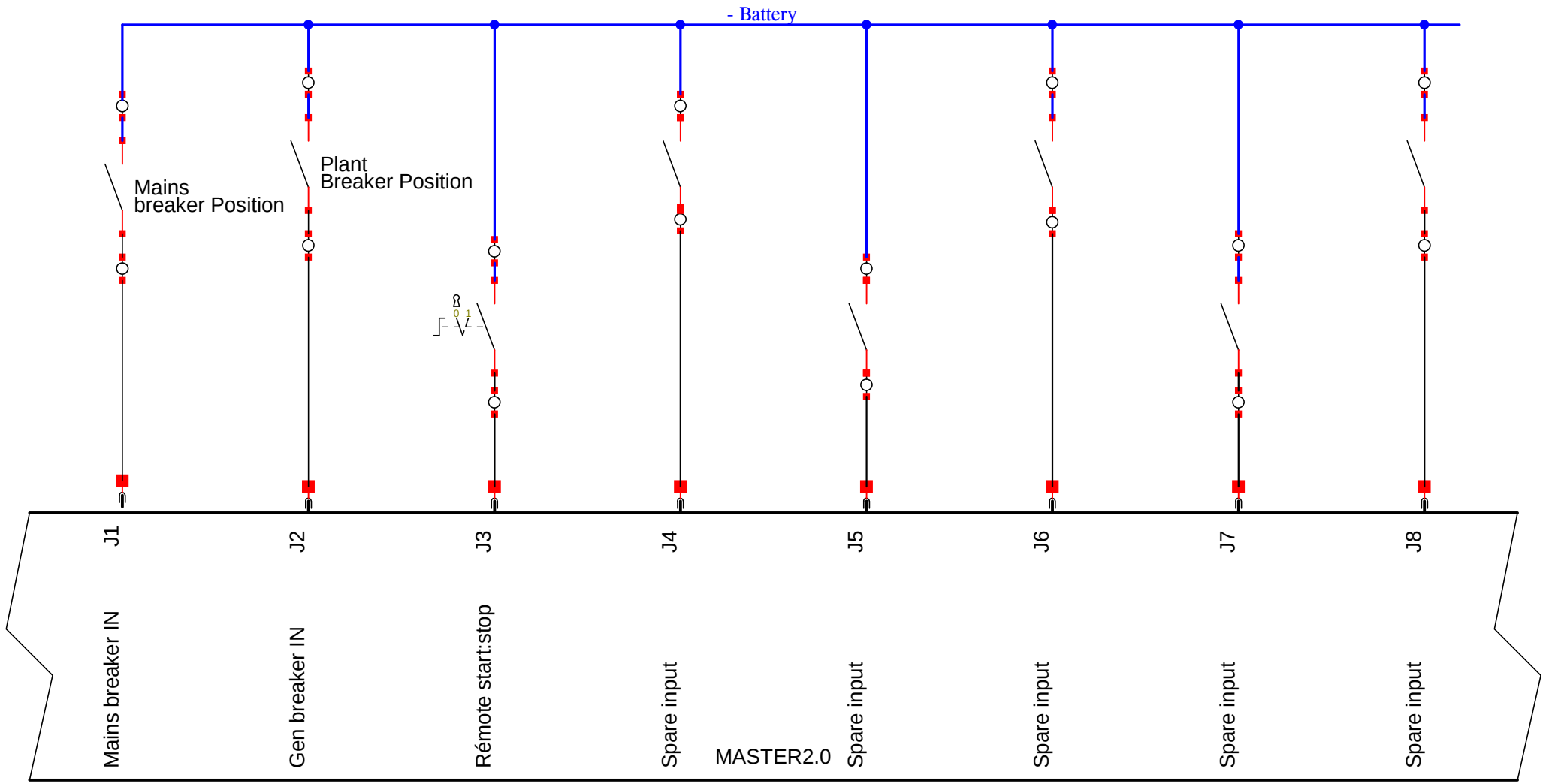
Folio	Désignation	Indice A	B	C	D	Date	Folio	Désignation	Indice A	B	C	D	Date
01	Présentation						29						
02	Summary						30						
03	Single line diagram / Schéma unifilaire						31						
04	Power wiring / Câblage de puissance						32						
05	Digital input wiring / câblage entrées logiques						33						
06	Digital input wiring / câblage entrées logiques						34						
07	Power supply & relay output/Alimentation & sorties relais						35						
08	Digital output /sorties logique						36						
09	Analogue Inputs / Entrées analogiques						37						
10	Power transducer / Mesure réseau 4-20mA (option)						38						
11	COM 1 Inter Gensys2.0 - Master2.0 Communication						39						
12	COM 2 I/O extension						40						
13	COM 5 Modbus RTU						41						
14	//						42						
15	//						43						
16	//						44						
17	//						45						
18	//						46						
19	//						47						
20							48						
21							49						
22							50						
23							51						
24							52						
25							53						
26							54						
27							55						
28							56						



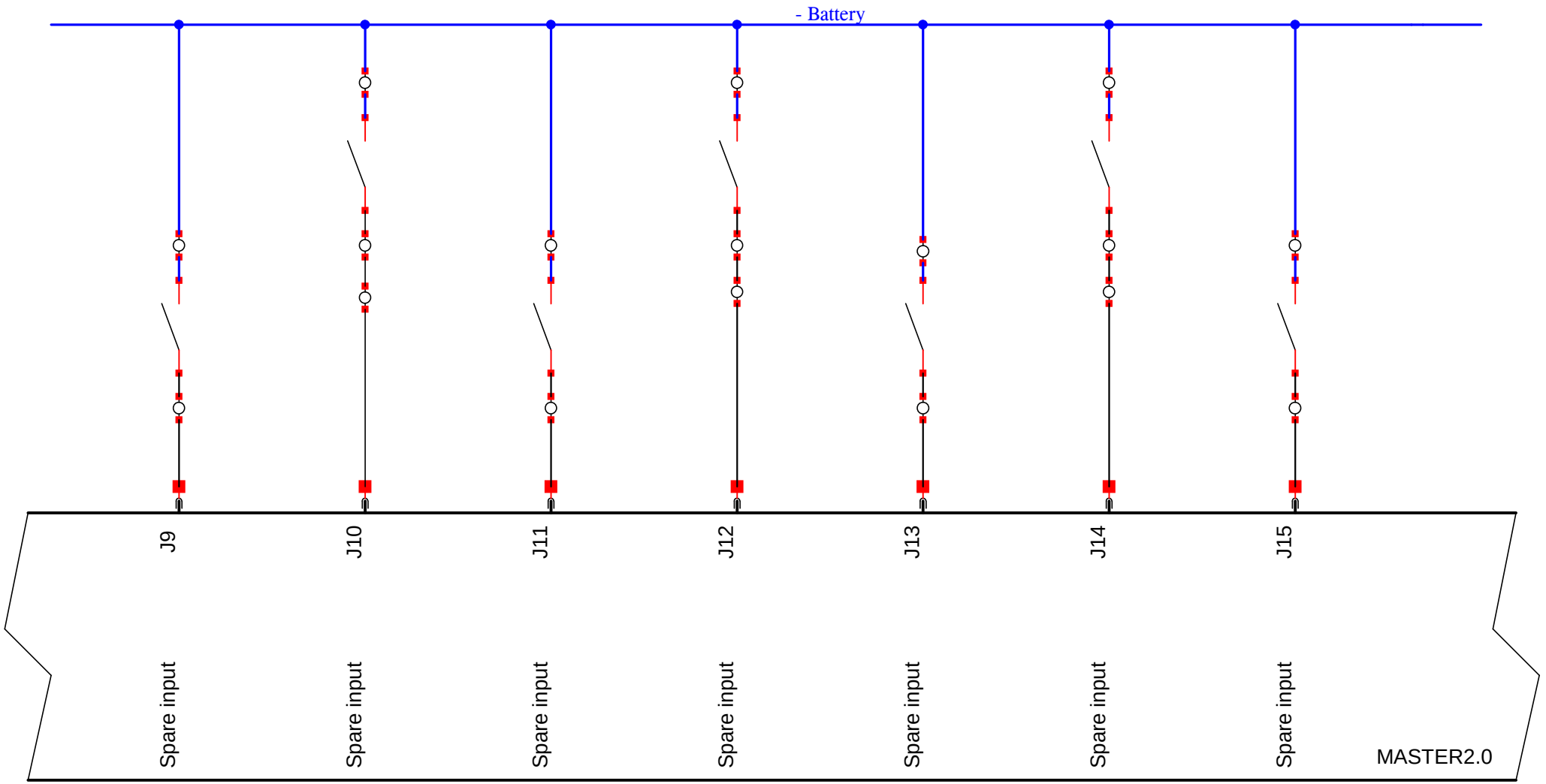
C.R.E TECHNOLOGY	MASTER2.0 wiring example Single line diagram / Schéma unifilaire	Dessiné le : Mars 2012 Modifié le : 20/2012 Par : MAUNIER Mikael	03 13



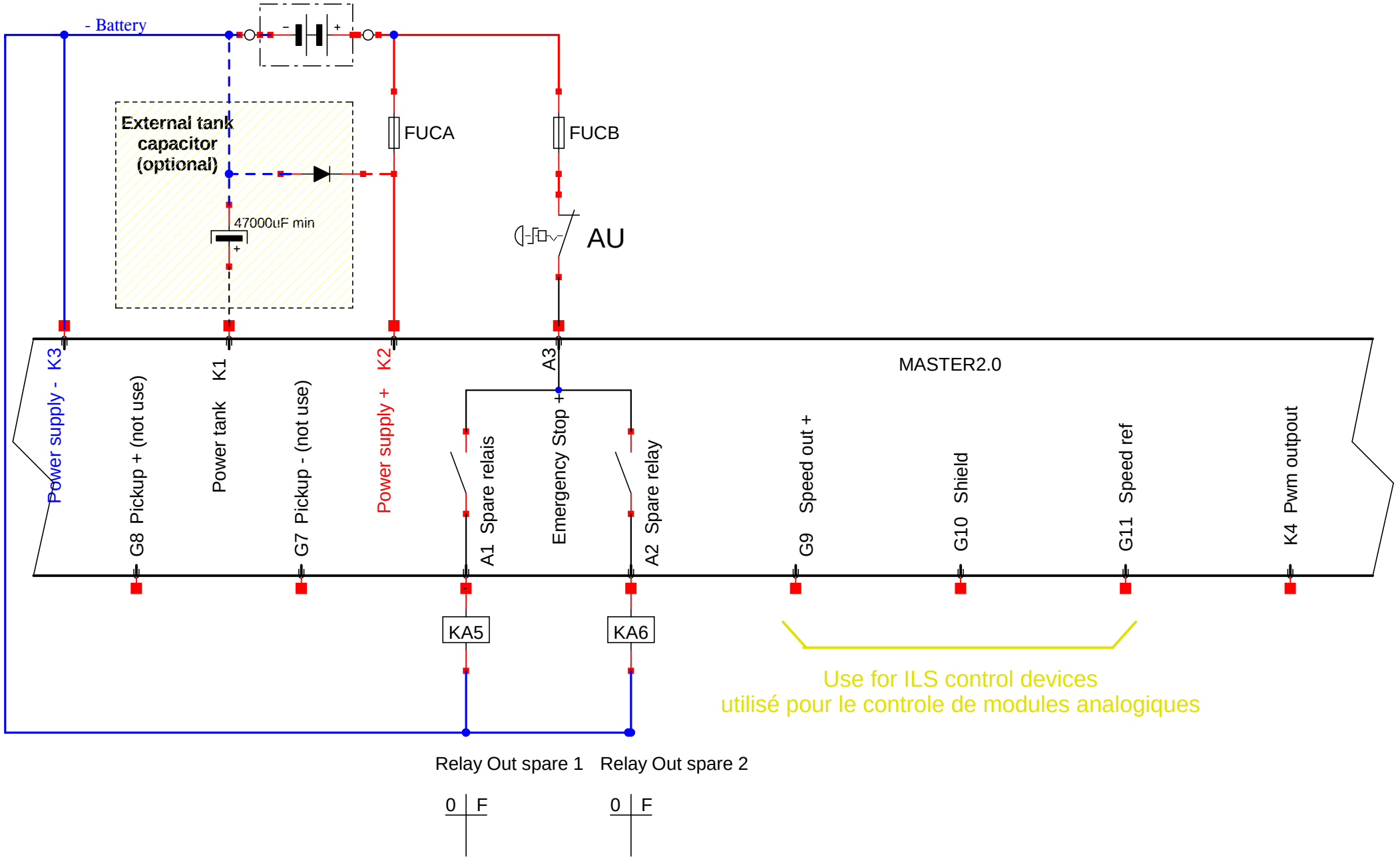
C.R.E TECHNOLOGY	MASTER2.0 wiring example Power wiring / Câblage de puissance	Dessiné le : Mars 2012 Modifié le : 20/2012 Par : MAUNIER Mikael	04 13



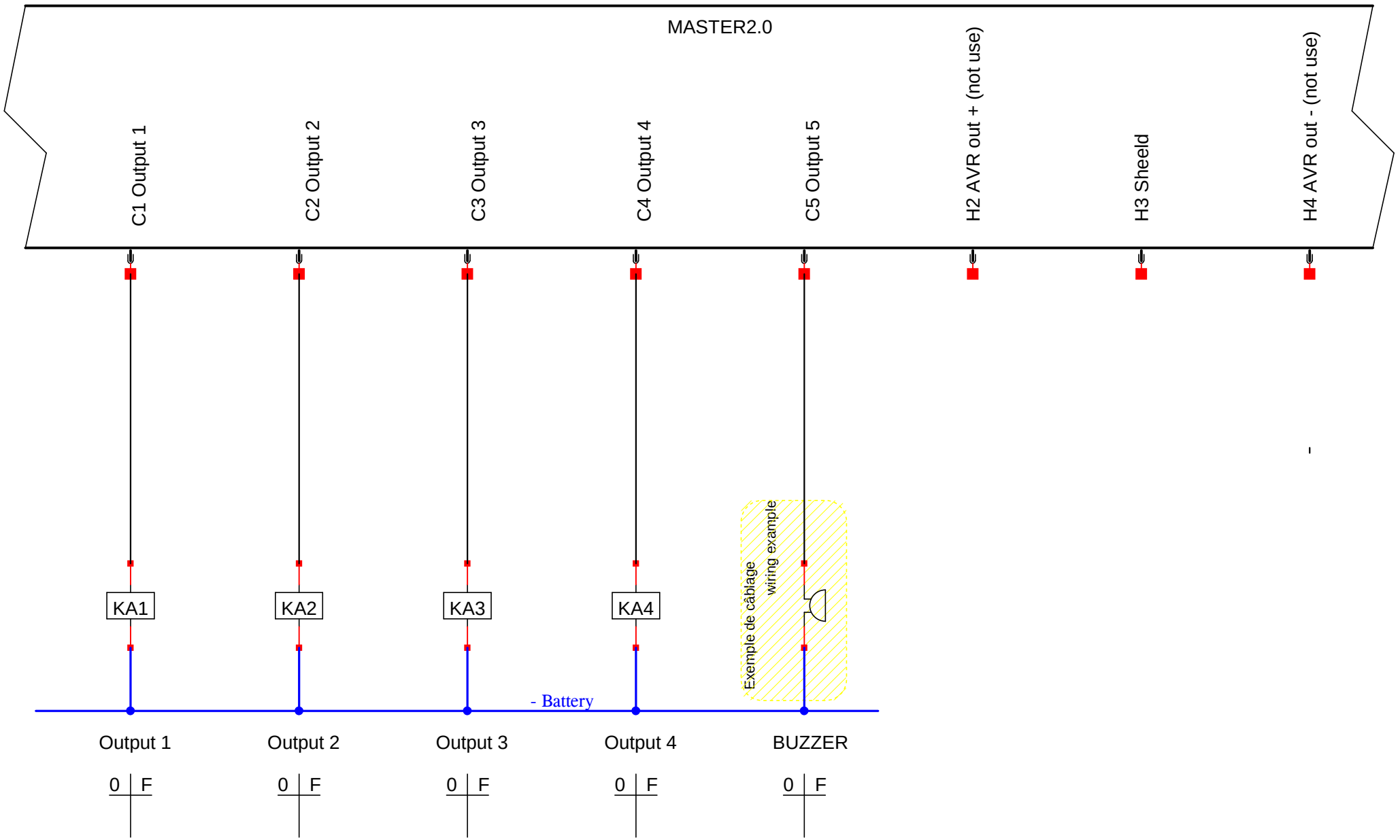
C.R.E TECHNOLOGY	MASTER2.0 wiring example Digital input wiring / câblage entrées logiques	Dessiné le : Mars 2012 Modifié le : 20/2012 Par : MAUNIER Mikael



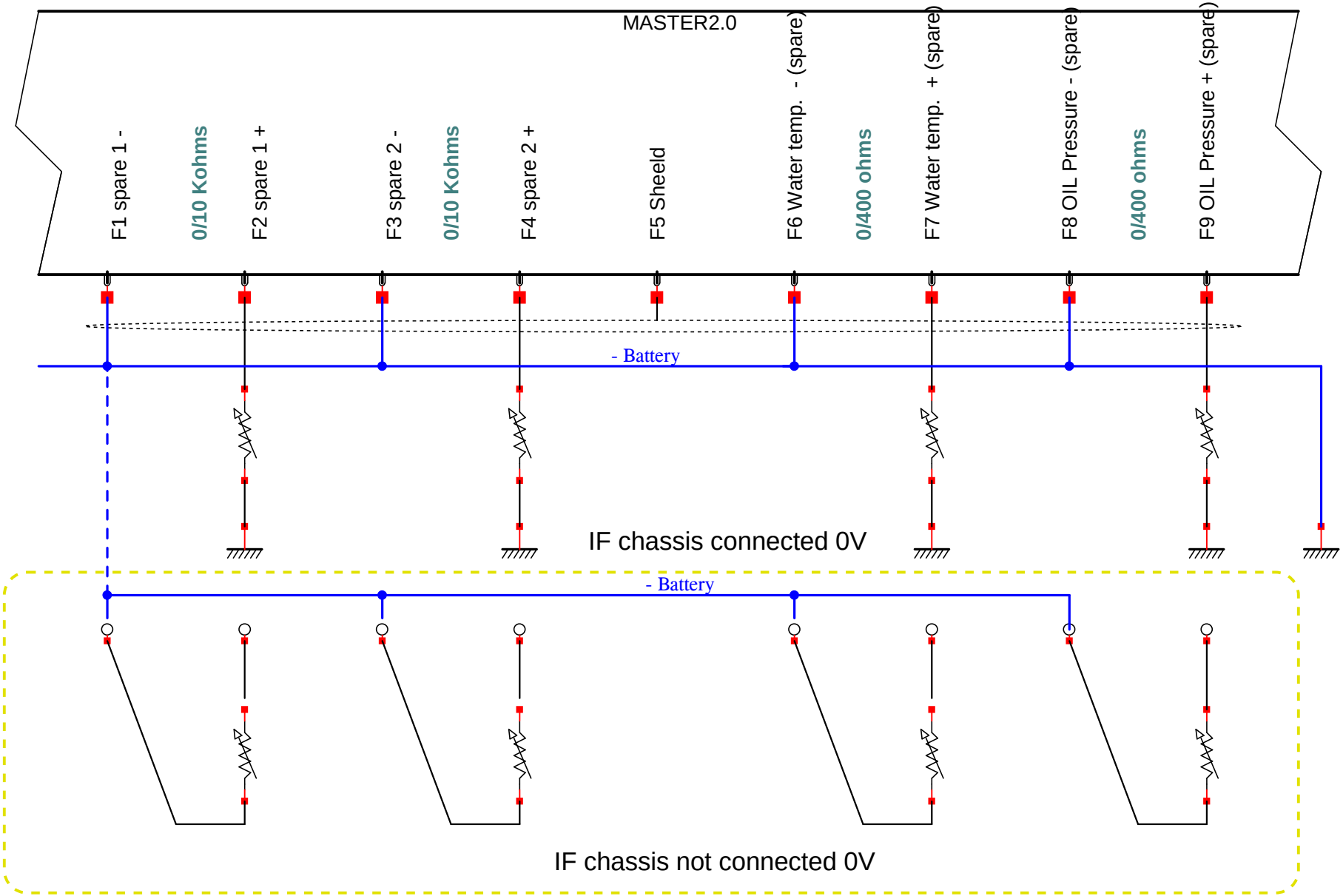
C.R.E TECHNOLOGY	MASTER2.0 wiring example Digital input wiring / câblage entrées logiques	Dessiné le : Mars 2012 Modifié le : 20/2012 Par : MAUNIER Mikael	06 13



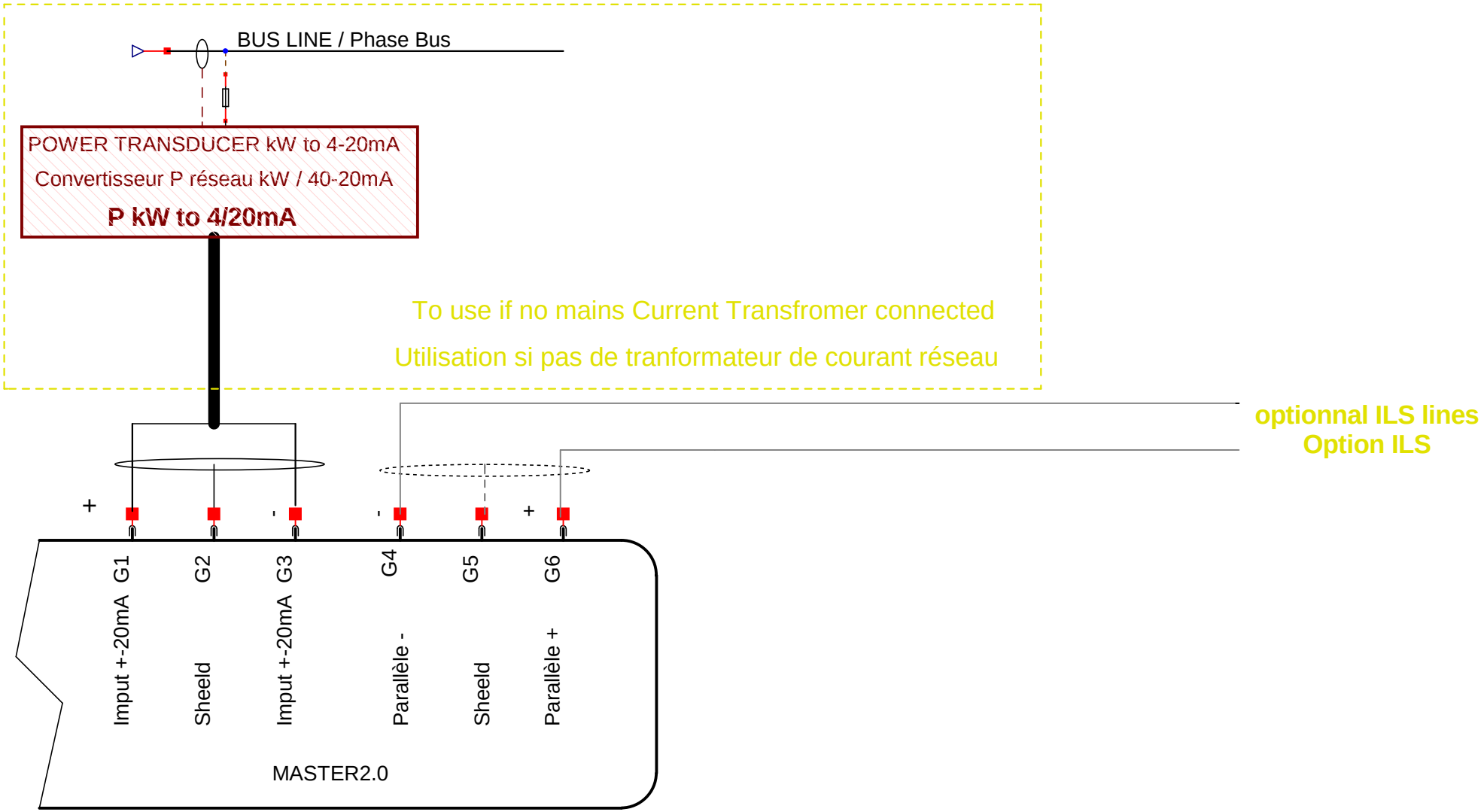
C.R.E TECHNOLOGY	MASTER2.0 wiring example	Dessiné le : Mars 2012
	Power supply & relay output/Alimentation & sorties relais	Modifié le : 20/2012
		Par : MAUNIER Mikael
		07 / 13



C.R.E TECHNOLOGY	MASTER2.0 wiring example Digital output /sorties logique	Dessiné le : Mars 2012 Modifié le : 20/2012 Par : MAUNIER Mikael



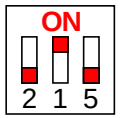
C.R.E TECHNOLOGY	MASTER2.0 wiring example Analogue Inputs / Entrées analogiques	Dessiné le : Mars 2012 Modifié le : 20/2012 Par : MAUNIER Mikael	09 13



C.R.E TECHNOLOGY	MASTER2.0 wiring example Power transducer / Mesure réseau 4-20mA (option)	Dessiné le : Mars 2012 Modifié le : 20/2012 Par : MAUNIER Mikael	10 13

1 NC
2 CAN-L
3 GROUND-1
4 NC
5 GROUND-2
6 GROUND-1
7 CAN-H
8 NC
9 NC

Resistor Switch
ON 120 Ohms



COM

C0M 1 MASTER2.0

1 NC
2 CAN-L
3 GROUND-1
4 NC
5 GROUND-2
6 GROUND-1
7 CAN-H
8 NC
9 NC

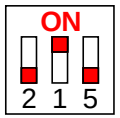
Resistor Switch
ON 120 Ohms

COM

C0M 1 GENSYS2.0 n

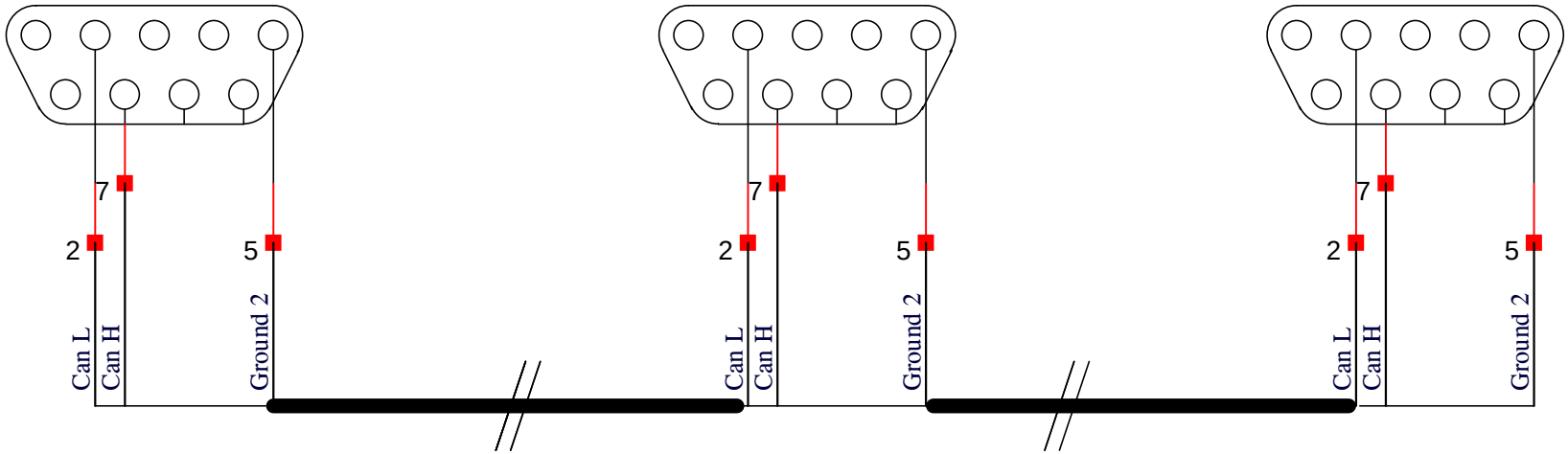
1 NC
2 CAN-L
3 GROUND-1
4 NC
5 GROUND-2
6 GROUND-1
7 CAN-H
8 NC
9 NC

Resistor Switch
ON 120 Ohms



COM

C0M 1 GENSYS2.0 end line



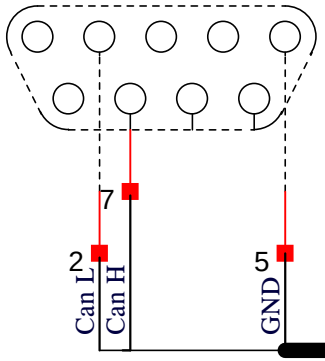
C.R.E TECHNOLOGY	MASTER2.0 wiring example COM 1 Inter Gensys2.0 - Master2.0 Communication	Dessiné le : Mars 2012 Modifié le : 20/2012 Par : MAUNIER Mikael
		11 13

1 NC
2 CAN-L
3 GROUND-1
4 NC
5 GROUND-2
6 GROUND-1
7 CAN-H
8 NC
9 NC

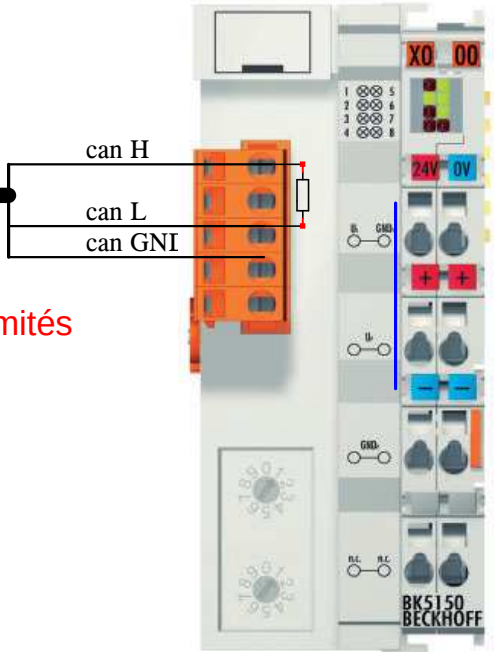
Resistor Switch
ON 120 Ohms

COM

C0M 2 CAN OPEN



CAN OPEN



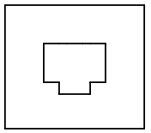
The end line 120 Ohm resistor must be present on both sides

La résistance de 120 Ohms doit être mise en service au deux extrémités

C.R.E TECHNOLOGY	MASTER2.0 wiring example COM 2 / I/O extension	Dessiné le : Mars 2012 Modifié le : 20/2012 Par : MAUNIER Mikael	12 13

1 NC
2 NC
3 GROUND
4 GROUND
5 B
6 A
7 NC
8 NC
9 GROUND

COM 4 RJ45



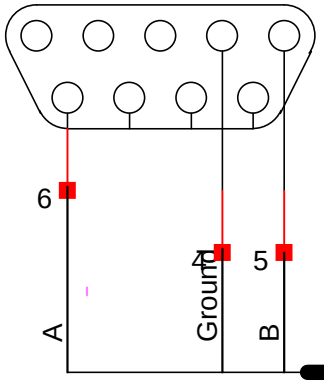
ETHERNET TCP/ IP

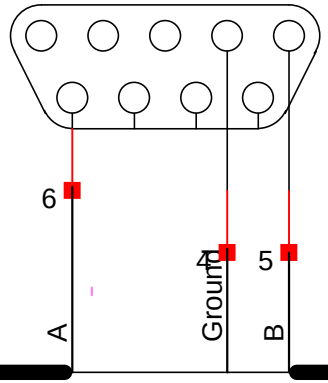
Resistor Switch
ON 120 Ohms

C0M5 MASTER_RS 485

COM

Modbus RTU





GTC/GTB
MOD BUS RTU

Connexion des autres modules sur la ligne Modbus RTU
Other devices connection on Modbus RTU line

The end line 120 Ohm resistor must be present on both sides
La résistance de 120 Ohms doit être mise en service au deux extrémités

C.R.E TECHNOLOGY	MASTER2.0 wiring example	Dessiné le : Mars 2012	13
	COM 5 Modbus RTU	Modifié le : 20/2012	13
		Par : MAUNIER Mikael	